**序号：**

****

硬件课程设计报告 (2021-2022学年)

姓 名：

学 号：

班 级：

指导教师：

2022年 9月 日

|  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- | --- |
| |  |  |  |  |  |  |  | | --- | --- | --- | --- | --- | --- | --- | | **题 号** | **一** | **二** | **三** | **四** | **五** | **总 分** | | **得 分** |  |  |  |  |  |  | | **满分** | **10** | **10** | **10** | **10** | **60** |  |   **评语：**  **指导教师签字： 日期：** |

[第一部分 实验报告 3](#_Toc81831047)

[实验一、XXX 3](#_Toc81831048)

[（一）XXX原理 3](#_Toc81831049)

[（二）程序功能流程图 3](#_Toc81831050)

[（三）XXX设计内部结构 3](#_Toc81831051)

[（四）VHDL源代码及解释 3](#_Toc81831052)

[（五）仿真结果显示 3](#_Toc81831053)

[（六）FPGA实验截图 3](#_Toc81831054)

[（七）问题描述及解决方案 3](#_Toc81831055)

[第二部分 个人心得 4](#_Toc81831056)

第一部分 实验报告

## 实验一、XXX

### （一）XXX原理

### （二）程序功能流程图

### （三）XXX设计内部结构

### （四）VHDL源代码及解释

### （五）仿真结果显示

### （六）FPGA实验截图

### （七）问题描述及解决方案

第二部分 个人心得